音频混响处理器

产品概述

M65831是一款混响处理芯片,该芯片应用于卡拉OK中。在数字延迟电路中,它有大的存储器。此电路应用在高品质系统,适合于卡带录音机和微型音频系统。

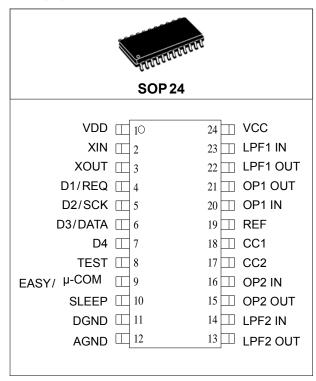
主要特点

- 内含 A/D、D/A 转换器,两个低通滤波器 和 48K 位的存储器
- 低噪声 (典型值-92dB)
- 低失真 (典型值 0.5%)
- 两种控制模式:EASY 模式下并行数据控制μ-COM 模式下串行数据控制
- 睡眠模式可以选择停止芯片工作
- 内置自动复位电路

典型应用

● 卡拉 OK 系统、TV 系统或者电子设备中

引出端排列



引脚功能说明

序号	管脚名	I/O	功能描述		
1	VDD	-	数字电源		
2	XIN	I	振荡器输入		
3	XOUT	0	振荡器输出		
4	D1/REQ		在 EASY 模式下作为数据 D1 输入		
4	DI/REQ		在μ-COM 模式下作为数据请求输入		
5	D2/SCK		在 EASY 模式下作为数据 D2 输入		
5	DZ/SCK		在μ-COM 模式下作为移位时钟输入		
6	D3/DATA	ı	在 EASY 模式下作为数据 D3 输入		
	DS/DATA		在μ-COM 模式下作为串行数据输入		
7	D4	1	在 EASY 模式下作为数据 D4 输入		
,	D4		在μ-COM 模式下作为地址码控制		
8	TEST	1	TEST=0,正常模式		
	1201	•	TEST=1,测试模式		
	$EASY/\overline{\mu-COM}$	I	 μ-COM 模式=0,串行数据输入		
9			EASY 模式=1,并行数据输入		
10	SLEEP		SLEEP=0,正常模式		
		-	SLEEP=1,睡眠模式		
11	DGND	-	数字地		
12	AGND	-	模拟地		
13	LPF2OUT	0	│ │ 外接 R、C 构成低通滤波器		
14	LPF2IN	I	7 IX IX O POWER REPORTED THE		
15	OP2OUT	0	│ - 外接 R、C 构成积分器		
16	OP2IN	I			
17	CC2		电流控制		
18	CC1		电流控制		
19	REF	-	参考电压,等于 1/2VCC		
20	OP1IN	I	从接 见 C 均式和人思		
21	OP1OUT	0	- 外接 R、C 构成积分器		
22	LPF10UT	I	A 技 D C		
23	LPF1IN	0	- 外接 R、C 构成低通滤波器		
24	VCC	-	模拟电源		

- 2 -

极限参数(除非特别注明, Vcc=5V,f=1kHz,Vi=100mVrms,Ta=25℃)

序号	符号	功能描述	数值	单位
1	Vcc	电源电压	6.5	V
2	Icc	工作电流	100	mA
3	Pd	功耗	1	W
4	Topr	工作温度	-20~+75	$^{\circ}$
5	Tstg	存储温度	-40~+125	$^{\circ}$

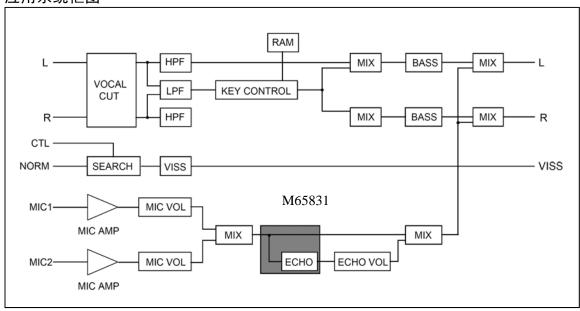
推荐工作条件

符号	名称	最小值	典型值	最大值	单位
V _{CC}	电源电压	4.5	5	5.5	V
V _{DD}	电源电压	4.5	5	5.5	V
V _{CC} -V _{DD}	电压差	-0.3	0	0.3	V
fck	时钟频率	1	2	3	MHz
V _{IH}	输入高电平	$0.7V_{DD}$		V_{DD}	V
VIL	输入低电平	0		$0.3V_{\text{DD}}$	V

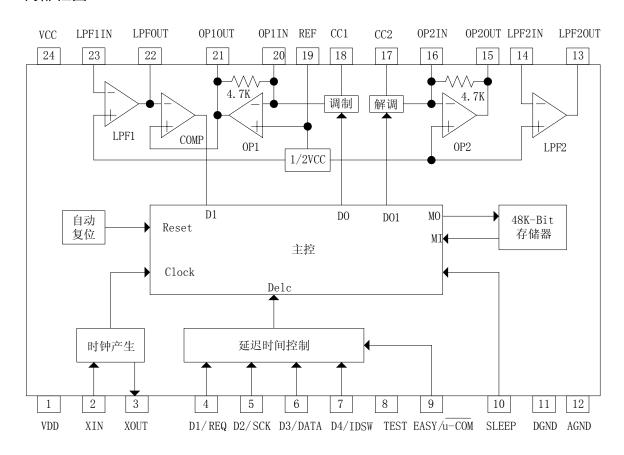
电气参数(除非特别注明, Vcc=5V,f=1kHz,Vi=100mVrms,Ta=25℃)

符号	参数	测试条件		最小值	典型值	最大值	单位
Icc	工作电流	无	信号输入		18	40	mA
Gv	电压增益	F	RL=47KΩ	-3.5	-0.5	2.5	dB
Vomax	最大输出电压	THD=10%		0.7	1		Vrms
THD	输出失真	30KHz	fs=500KHz		0.3	1.0	%
IIID		LPF fs=250KHz 0.5		1.5	/0		
No	输出噪声电压	输入音频(fs=250KHz)			-92	-75	dBV
SVRR	电压衰减率	△Vcc=-20dBV,f=100Hz			-40	-25	dB
TMUTE	静音时间	改变延迟时间 取消睡眠模式		508	528	548	me
TIVIOTE	即目刊刊			取消睡眠模式 508	508	528	548
Iccs	工作电流	睡眠模式			14	30	mA
1005	(睡眠模式)				14	30	IIIA

应用系统框图



内部框图



功能说明

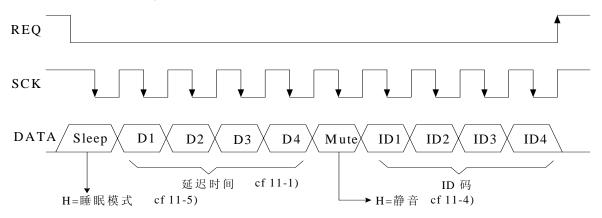
1) 延迟时间

D4	D3	D2	D1	采样频率 fs(kHz)	延迟时间 Td(msec)
	0	0	0		12.3
			1		24.6
		1	0		36.9
0			1	500	49.2
		0	0	500	61.4
	1		1		73.7
		1	0		86.0
			1		98.3
	0	0	0	250	110.6
			1		122.9
		1	0		135.2
1			1		147.5
		0	0		159.7
	1		1		172.0
		1	0		184.3
			1		196.6

2) EASY 模式($EASY / \overline{\mu - COM} = H$)

D1, D2, D3, D4 和睡眠都在 EASY 模式中

3) μ -COM 模式($EASY/\overline{\mu-COM}=L$)



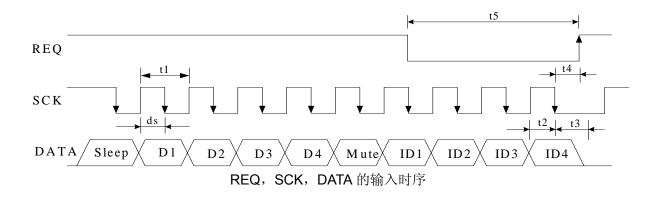
时序框图

该时序图表明延迟时间是由μ-COM 的串行数据设定。在 SCK 信号的下降沿锁存数据。当地址码匹配,在 REQ 信号的上升沿设定已发送的十个数据。地址码:

ID1,ID3:L

ID2 :H

ID4 :等于 IDSW



符号	参数	最小值	典型值	最大值	单位
t1	SCK 脉冲宽度	250	_	_	nsec
ds	SCK 脉冲延迟	_	50	_	%
t2	DATA 设置时间	100	t1/2	_	nsec
t3	DATA 保持时间	100	t1/2	_	nsec
t4	REQ 保持时间	100	_	_	nsec
t5	REQ 脉冲宽度	250	_	_	nsec

4) 静音

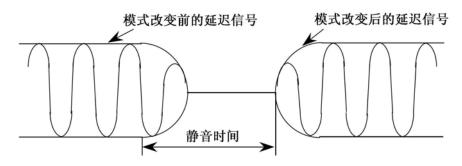
(1) Easy 模式

处于改变延迟时间, 取消睡眠模式和上电时自动静音。

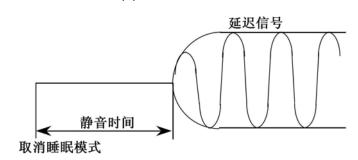
(2) µ-COM 模式

MUTE=H:静音 MUTE=L:自动静音

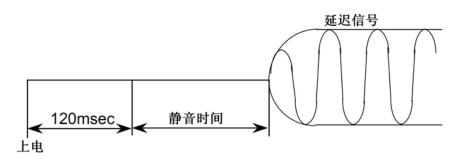
自动静音



(a) 处于改变延迟时间



(b) 处于取消睡眠模式



(c) 处于上电



5) 睡眠模式

睡眠模式的数据:

H: 时钟和 RAM 停止工作,减小电流(睡眠模式)

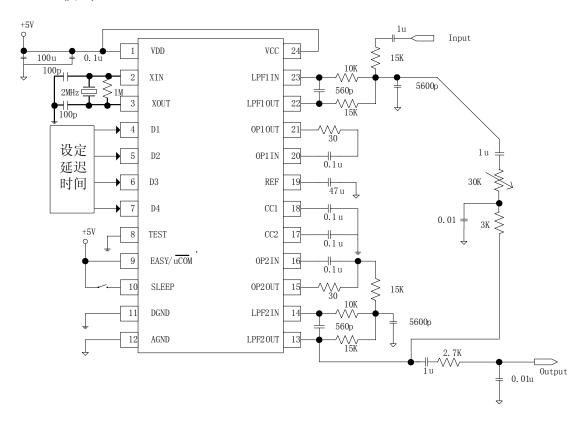
L: 正常工作

6) 系统复位

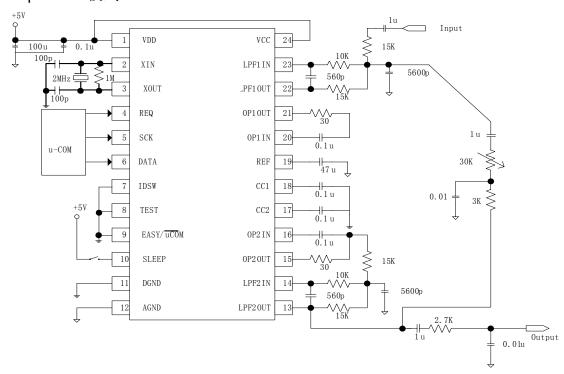
上电时,系统自动复位,复位时间大约 120msec。延迟时间设置在 147.5mesc。

应用线路图

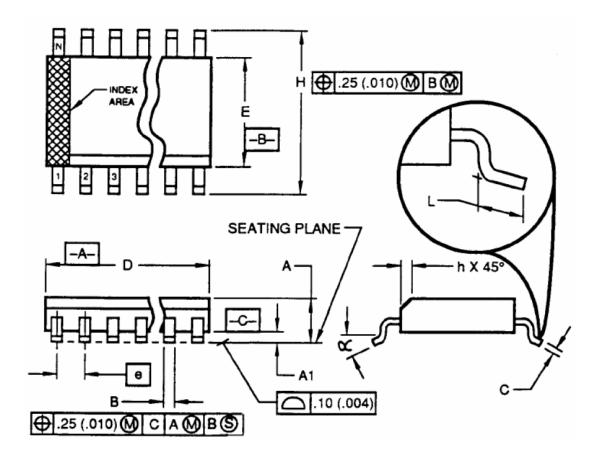
1 EASY 模式



2 μ-COM 模式



封装外形图和尺寸



<i>የተ</i> ロ.	单位(Millimeter)					
符号	最小值	典型值	最大值			
Α	2.35	-	2.65			
A1	0.10	-	0.30			
В	0.33	-	0.51			
С	0.23	-	0.32			
D	15.20	-	15.60			
Е	7.40	-	7.60			
е	1.27 BSC.					
Н	10.00	-	10.65			
h	0.25	-	0.75			
L	0.40	-	1.27			
α	0°	-	8°			



注意:本产品为静电敏感元件,请注意防护!ESD 损害的范围可以从细微的性能下降扩大到设备故障。精密集成电路可能更容易受到损害,因此可能导致元件参数不能满足公布的规格。

- ▶ 感谢您使用本公司的产品,建议您在使用前仔细阅读本资料。
- 本资料中的信息如有变化, 恕不另行通知。希望您经常与销售部或者技术支持部门联系, 索取最新资料。

专业音频集成电路供应商

地址: 广东省深圳市宝安 44 区顺风路 15 号金宝商务大厦 8858 室 电话: 0755-82863877 E-MAIL:panxia168@126.com QQ:784941831 Http://www.szczjkgs.com